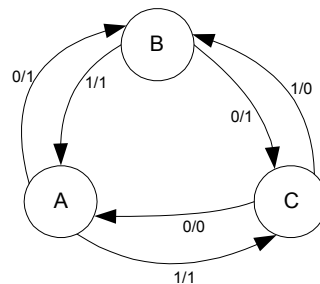


### **5º Mini-Teste: Circuitos Sequenciais Síncronos (15m)**

|              |           |
|--------------|-----------|
| <b>Aluno</b> | <b>Nº</b> |
|--------------|-----------|

1. Considere o seguinte diagrama de estados, correspondente a um circuito sequencial com 1 entrada (além do relógio) e 1 saída.

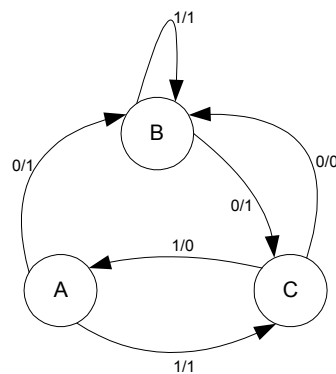


Defina a codificação de estados e projecte o circuito correspondente utilizando **2 Flip-Flops D**. Pode determinar apenas as equações de excitação dos FFs e a função da saída, não é necessário desenhar o logigrama.

### **5º Mini-Teste: Circuitos Sequenciais Síncronos (15m)**

|              |           |
|--------------|-----------|
| <b>Aluno</b> | <b>Nº</b> |
|--------------|-----------|

1. Considere o seguinte diagrama de estados, correspondente a um circuito sequencial com 1 entrada (além do relógio) e 1 saída.

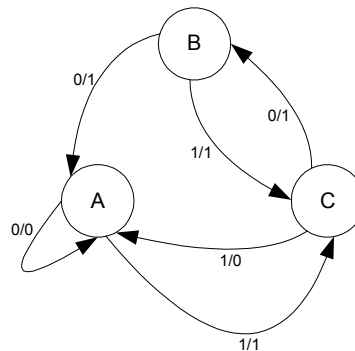


Defina a codificação de estados e projecte o circuito correspondente utilizando **2 Flip-Flops D**. Pode determinar apenas as equações de excitação dos FFs e a função da saída, não é necessário desenhar o logigrama.

### **5º Mini-Teste: Circuitos Sequenciais Síncronos (15m)**

|              |           |
|--------------|-----------|
| <b>Aluno</b> | <b>Nº</b> |
|--------------|-----------|

1. Considere o seguinte diagrama de estados, correspondente a um circuito sequencial com 1 entrada (além do relógio) e 1 saída.

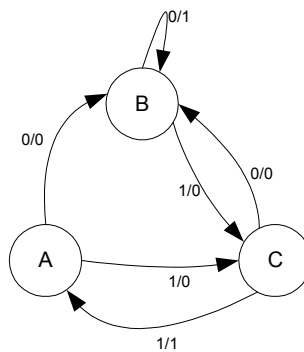


Defina a codificação de estados e projecte o circuito correspondente utilizando **2 Flip-Flops D**. Pode determinar apenas as equações de excitação dos FFs e a função da saída, não é necessário desenhar o logigrama.

### **5º Mini-Teste: Circuitos Sequenciais Síncronos (15m)**

|              |           |
|--------------|-----------|
| <b>Aluno</b> | <b>Nº</b> |
|--------------|-----------|

1. Considere o seguinte diagrama de estados, correspondente a um circuito sequencial com 1 entrada (além do relógio) e 1 saída.

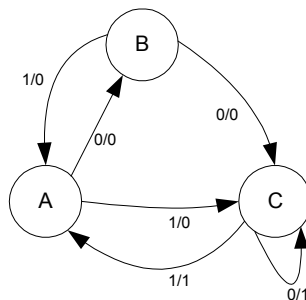


Defina a codificação de estados e projecte o circuito correspondente utilizando **2 Flip-Flops D**. Pode determinar apenas as equações de excitação dos FFs e a função da saída, não é necessário desenhar o logigrama.

### **5º Mini-Teste: Circuitos Sequenciais Síncronos (15m)**

|              |           |
|--------------|-----------|
| <b>Aluno</b> | <b>Nº</b> |
|--------------|-----------|

1. Considere o seguinte diagrama de estados, correspondente a um circuito sequencial com 1 entrada (além do relógio) e 1 saída.



Defina a codificação de estados e projecte o circuito correspondente utilizando **2 Flip-Flops D**. Pode determinar apenas as equações de excitação dos FFs e a função da saída, não é necessário desenhar o logigrama.